



KTH Informations- och kommunikationsteknik

# Tentamen i IE1204-5 Digital Design Fredag 21/10 2016 09.00-13.00

**Allmän information** (TCOMK, Ask for an english version of this exam if needed)

*Examinator:* Ingo Sander.

*Ansvarig lärare:* Kista, William Sandqvist tel 08-7904487, Elena Dubrova phone 08-790 41 14

Tentamensuppgifterna behöver inte återlämnas när du lämnar in din skrivning.

*Hjälpmedel:* Inga hjälpmedel är tillåtna!

Tentamen består av tre delar med sammanlagt 14 uppgifter, och totalt 30 poäng:

**Del A1 (Analys)** innehåller åtta korta uppgifter. Rätt besvarad uppgift ger en poäng. Felaktig besvarad ger 0 poäng. Det totala antalet poäng i del A1 är **10 poäng**. För **godkänt på del A1 krävs minst 6p, är det färre poäng rättar vi inte vidare.**

**Del A2 (Konstruktionsmetodik)** innehåller två metodikuppgifter om totalt **10 poäng**. För att bli **godkänd på tentamen** krävs **minst 11 poäng** från A1+A2, *är det färre poäng rättar vi inte vidare.*

**Del B (Designproblem)** innehåller två friare designuppgifter om totalt **10 poäng**.

**OBS!** I slutet av tentamenshäftet finns ett inlämningsblad för del A1, som ska avskiljas för att lämnas in tillsammans med lösningarna för del A2 och del B.

För ett godkänt betyg (**E**) krävs **minst 11 poäng på hela tentamen**. Vid exakt 10p från A1(6p)+A2(4p) erbjuds komplettering (FX) till godkänt.

**Betyg** ges enligt följande:

0 –	11 –	16 –	19 –	22 –	25
F	E	D	C	B	A

Resultatet beräknas meddelas före fredagen den 11/11 2016.

## Del A1: Analysuppgifter

Endast svar krävs på uppgifterna i del A1. Lämna svaren på inlämningsbladet för del A1 som du hittar på sista sidan av tentahäftet.

1. 1p/0p

En funktion  $f(x, y, z)$  beskrivs med hjälp av uttrycket:

$$f(x, y, z) = (z \oplus x + z \oplus x) \cdot (yx + yx)$$

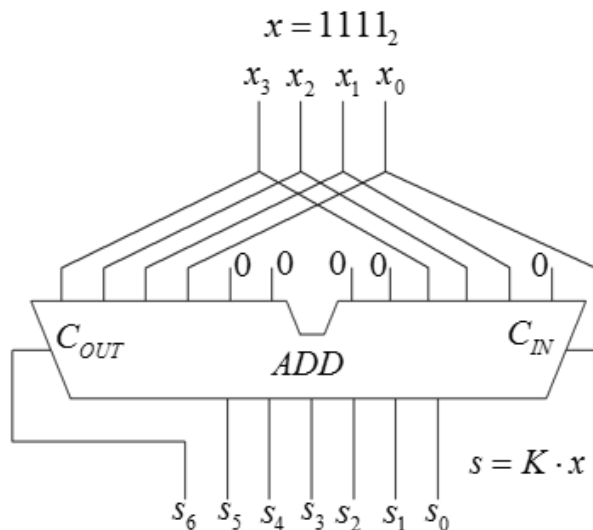
Ange funktionen som minimerad två nivåers summa av produkter (dvs. på minimerad SoP-form).

$$f(x, y, z) = \{SoP\}_{\min} = ?$$

2. 1p/0p

Ett fyrabitars teckenlöst tal  $x$  ( $x_3x_2x_1x_0$ ) är anslutet till en 6-bits adderare på ett sådant sätt att talet blir multiplicerat med en konstant  $s = K \cdot x$ . Se figuren. Vid ett tillfälle är talet  $x = 1111_2$  vad blir då talet  $s = ?$

Svara med  $s$  som binärtal.



3. 1p/0p

En fyrabitars adderare adderar två stycken **tvåkomplement** 4-bitstal  $x = 0101$  och  $y = 0111$ . Vad blir den av adderaren beräknade fyrbits summan  $s$ ? Svara som ett decimaltal med tecken.  $\pm s_{10}$

4. 1p/0p

Ett Karnaughdiagram för en funktion av fyra variabler  $y = f(a, b, c, d)$  ges nedan.

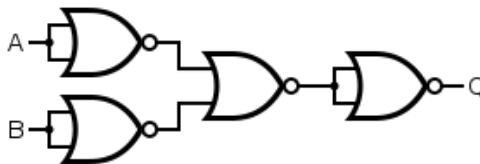
Ange funktionen minimerad  $y_{\min}$  som en produkt av summer, på **PoS** form.

”-” i diagramet står för ”don’t care”.

		$cd$			
		00	01	11	10
$ab$	00	0	0	1	0
	01	1	0	0	-
	11	-	-	1	1
	10	0	0	1	0

5. 1p/0p

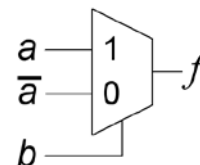
Figuren nedan visar ett grindnät med fyra NOR grindar. Förenkla funktionen  $Q = f(A, B)$  så långt som möjligt och svara med det resulterande uttrycket.



6. 1p/0p

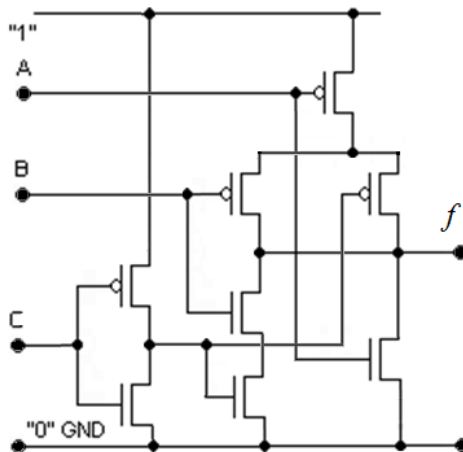
Vilken logisk funktion realiserar följande multiplexor koppling?

$$f(b, a) = ?$$

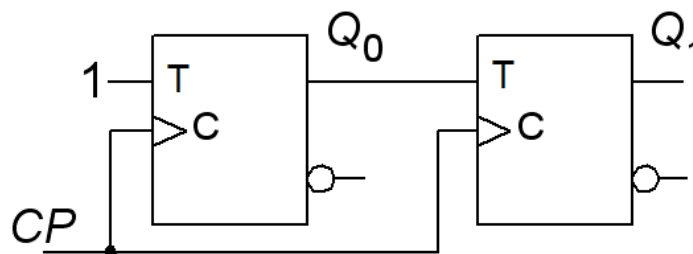


7. 1p/0p

Ange den logiska funktion som realiseras av CMOS kretsen i figuren nedan. Ange funktionen som en summa av produkter, på SoP-form.  $f(A, B, C) = ?$

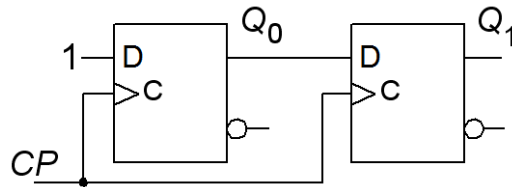


8. 1p/0p



En synkron räknare med T-vippor enligt figuren ovan startar med tillståndet  $Q_1Q_0 = 00$ . Ange räknesekvensen för de följande fyra klockpulserna.

### 9. 1p/0p



För **D**-vipporna i figurens skiftregister gäller:

setuptiden  $t_{su} = 4$  ns, delaytiden på vippans utgångar  $t_{pdQ} = 3$  ns, och holdtiden  $t_h = 2$  ns.

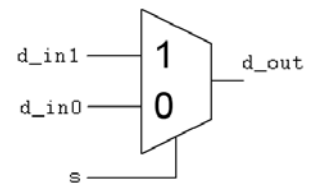
- Hur lång tid behöver det vara mellan klockpulserna  $T_{CP} > ?$ , för att skiftregistrets funktion skall vara säker?

### 10. 1p/0p

Nedan är VHDL-kod för en 2-ingångars multiplexor. En del av VHDL koden för kretsens **architecture** saknas. Skriv dit den saknade kodraden på inlämningsbladet. Variablerna är: **d\_in0 d\_in1 d\_out s**. Användbara nyckelord är: **and or not**.

```
entity MUX2_1 is
  port( d_in0, d_in1, s : in std_logic;
        d_out          : out std_logic);
end entity MUX2_1;
```

```
architecture behave of MUX2_1 is
begin
  d_out <= Oooooops! What should be here?
end architecture behave;
```

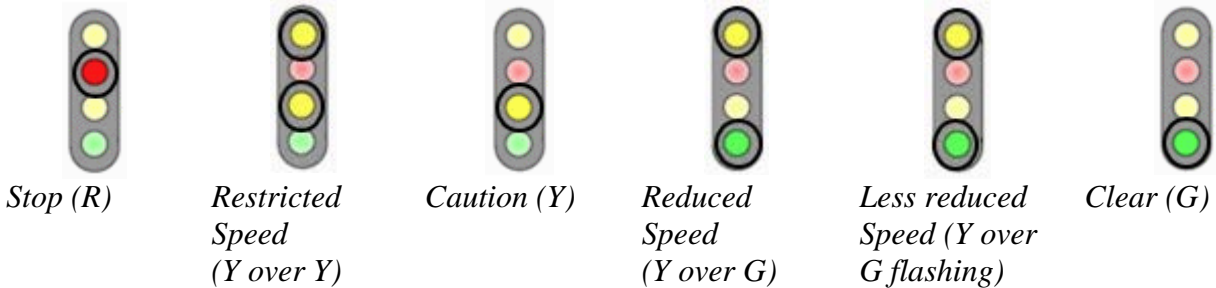


## Del A2: Konstruktionsmetodik

Observera! Del A2 rättas endast om Du är godkänd på del A1

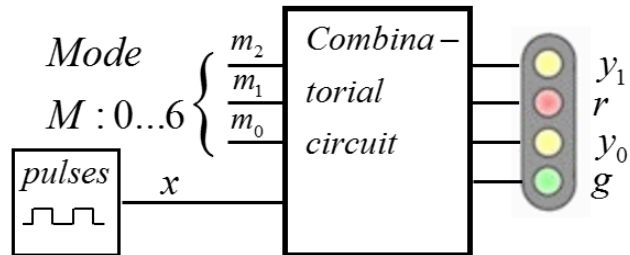
11. 4p

Japanska tågssignaler är mer komplexa än våra, men det kan behövas eftersom Japan har några av världens snabbaste tåg. Så här tillåter tågssignalerna hastigheter i sex steg från stillastående och upp till full fart.



Du ska konstruera en *signalavkodare*, ett kombinatoriskt logiknät, som använder en tre bitars mode signal  $M (m_2 m_1 m_0)$  till att generera ut signaler som styr fyra färgade lampor ( $y_1 r y_0 g$ ).

Mode 0,  $m_2 m_1 m_0$  000, ska innebära avstängd signal.



Mode 1...6,  $m_2 m_1 m_0$  001 ... 110 (i binärkod), väljer signaler för stegvis ökande tillåten hastighet enligt standarden som visas i figuren.

Blinkande signal innebär att  $y_1$  och  $g$  ska tändas omväxlande (ej samtidigt) i takt med pulserna  $x$  från en pulsgenerator.

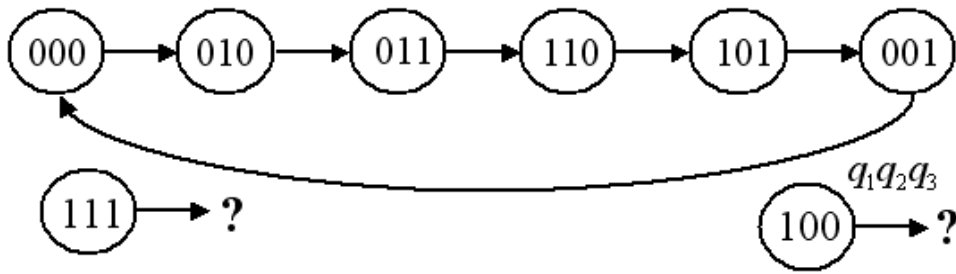
a) (1p) Ställ upp sambandet mellan utsignalerna  $y_1 r y_0 g$  och insignalerna  $x m_2 m_1 m_0$  i tabellform (som en **sanningstabell**).

b) (2p) Ställ upp Karnaughdiagram för de fyra lampsignalerna och ta fram de **minimerade uttrycken** för  $y_1 r y_0 g$  på SoP-form. Utnyttja don't care.

c) (1p) Rita **grindnätet** för *en* av signalavkodarens ut signaler (välj det mest komplicerade nätet) med användande av valfria grindar.

12. 6p

En modulo-6 synkronräknare ska räkna med sekvensen  $q_1q_2q_3$  000, 010, 011, 110, 101, 001.



a) (1p) Ställ upp kretsens **Tillståndstabell**. Det två tillstånden 111 och 100 som *inte* ingår i sekvensen ska behandlas som don't care, med det undantaget att de måste leda in till modulo-6 sekvensen (med andra ord de måste leda till något av de 6 tillstånden i sekvensen ovan).

b) (1p) Tag fram **minimerade** uttryck för nästa tillstånd  $q_1^+ = ?$   $q_2^+ = ?$   $q_3^+ = ?$

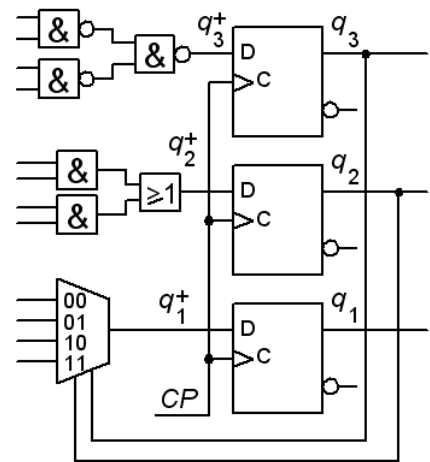
c) (3p) Synkronräknaren är uppbyggd med tre D-vippor enligt figuren. Realisera funktionerna:

$q_1^+$  med en 4:1 multiplexor.

$q_2^+$  med AND-OR grindar

$q_3^+$  med enbart NAND grindar

genom att tilldela variabler till ingångarna i figuren till höger.

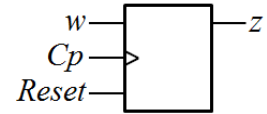


d) (1p) Till vilka tillstånd i modulo-6 sekvensen kommer **111** och **100** att gå med denna realisering?

## Del B. Designproblem

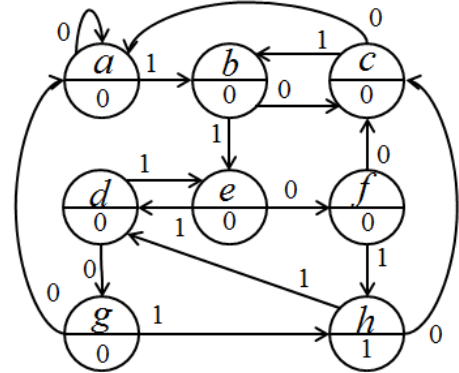
Observera! Del B rättas endast om Du har mer än 11p på del A1+A2.

13. 6p Synkront sekvensnät. Sekvensdetektor.

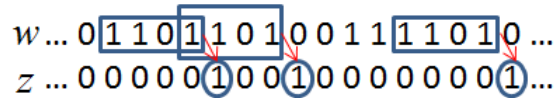


a) (2p) Tillståndsminimera tillståndsdiagrammet till höger (a,b,c,d,e,f,g,h). Rita sedan det minimala tillståndsdiagrammet.

( Att lösa denna **fristående deluppgift** kan mycket väl visa sig vara bra använd tid inför lösandet av resten av uppgiften! )



b) (4p) En sekvensdetektor ska upptäcka varje gång en delsekvens ... 1101 ... uppträder inuti en sekvens av synkrona bitar som inkommer till ingången w.



Sekvensdetektorns utsignal z ska vara 1 i ett klockpulsintervall direkt efter det att delsekvensen har uppträtt. Se figuren. Sekvenskretsen är utförd som en Moore-automat med positivt flanktriggade D-vippor med resetingångar.

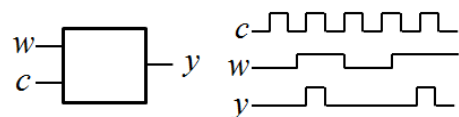
Ställ upp **tillståndsdiagram** och **tillståndstabell**. Ställ upp **kodad tillståndstabell**. Välj **binärkod** som tillståndskod. Direkt efter *Reset* antas att inga 1:or har mottagits. Ställ upp **minimerade funktioner** för **nästa tillstånd**, och för **utgångsvärdet**.

$$q_2^+ q_1^+ q_0^+ = f(q_2 q_1 q_0, w) \Rightarrow q_2^+ = f(q_2 q_1 q_0, w) \quad q_1^+ = f(q_2 q_1 q_0, w) \quad q_0^+ = f(q_2 q_1 q_0, w)$$

$$z = f(q_2 q_1 q_0, w)$$

14. 4p Single pulse generator.

Ett asynkront sekvensnät har en ingång w och en ingång c. Till ingången c kommer en följd av pulser. Var gång ingången w blir 1 ska en fullständig puls från följden c uppträda på utgången y, så fort det är möjligt. En puls på w är alltid längre än en puls på c. (Se figuren till höger).



a) Ställ upp en korrekt **flödestabell** för sekvensnätet. Rita **tillståndsdiagram**.

b) Gör en lämplig **tillståndstilldelning** med en **excitations-tabell** som ger nät som är **fria från kritisk kapplöpning**. Du skall även ta fram de **hasardfria uttrycken** för nästa tillstånd samt ett **uttryck för utgångsvärdet**, och rita **grindnäten** med valfria grindar.

*Lycka till!*





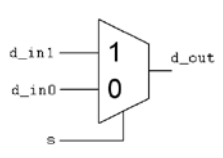
# Inlämningsblad för del A Blad 1

( ta loss och lämna in tillsammans med lösningarna för del A2 och del B )

Efternamn: \_\_\_\_\_ Förnamn: \_\_\_\_\_

Personnummer: \_\_\_\_\_ Blad: **1**

**Skriv in dina svar för uppgifterna från del A1 ( 1 till 10 )**

Fråga	Svar
1	$f(x, y, z) = \{SOP\}_{\min} = ?$
2	$s = K \cdot x \quad x = 1111_2 \quad s = ?$ [binärtal]
3	$x = 0101 \quad y = 0111 \quad s = x + y \quad \pm s_{10}$ [decimaltal med tecken]
4	$f(a, b, c, d) = \{POS\}_{\min} = ?$
5	$Q = f(A, B) = ?$
6	$f(b, a) = ?$
7	$f(A, B, C) = ?$
8	$Q_1 Q_0 : 00 \rightarrow$
9	$T_{CP} > ?$ [ns]
10	 <pre> <b>architecture</b> behave <b>of</b> MUX2_1 <b>is</b> <b>begin</b>         d_out &lt;= <b>end architecture</b> behave;                     </pre>

**Nedanstående del fylls i av examinatorn!**

Del A1 (10)	Del A2 (10)		Del B (10)		Totalt (30)	
Poäng	11	12	13	14	Summa	Betyg